**Использование шины AXI для получения видеоданных**

**Щербаков А.В.**

Белорусский государственный университет информатики и радиоэлектроники

**Аннотация.** Исследование возможности использования шины ARM AXI для передачи видеоданных в системе на кристалле Xilinx Zynq-7000. Описано решение задачи связи процессорного ядра ARM Cortex-A9 с блоком FPGA. Разработан IP блок, имеющий интерфейс AXI-Lite, задачей которого является получение данных со стандартного интерфейса видеокамеры.

**Ключевые слова:** шина ARM AXI, система на кристалле, Zynq-7000.