

**БИБЛИОТЕКА БЕЛОРУССКОГО ГОСУДАРСТВЕННОГО
УНИВЕРСИТЕТА ИНФОРМАТИКИ И РАДИОЭЛЕКТРОНИКИ**

Отдел справочно-библиографической и информационной работы



**ЯРМОЛИК
ВЯЧЕСЛАВ НИКОЛАЕВИЧ**

**БИОБИБЛИОГРАФИЧЕСКИЙ
СПИСОК**

МИНСК

2021

От составителя

Настоящий биобиблиографический список посвящен 70-летию со дня рождения доктора технических наук, профессора Ярмолика Вячеслава Николаевича. Список включает библиографические материалы, отражающие деятельность Вячеслава Николаевича.

В хронологический список трудов профессора В. Н. Ярмолика включены монографии, учебные и методические пособия, авторефераты диссертаций и отчеты о научно-исследовательской работе, статьи из материалов научных конференций, профессиональных журналов, написанные за период с 1979 г. по 2020 г.

Библиографические записи расположены в хронологическом порядке в соответствии с годами их опубликования. В пределах года – в алфавите авторов и заглавий публикаций.

Отбор материала для хронологического списка осуществлялся на основе [Сводного электронного каталога библиотек Беларуси](#), [электронного каталога библиотеки](#), БД «Труды преподавателей БГУИР» и [репозитория БГУИР](#).

Библиографические описания даны в соответствии с ГОСТ 7.1-2003 «Библиографическая запись. Библиографическое описание. Общие требования и правила составления».

Краткий очерк о жизни и деятельности

Вячеслав Николаевич Ярмолик (родился 23.10.1951 г., д. Снов Несвижского района Минской области), ученый в области вычислительной техники, криптографии и охраны коммерческой информации, теории информации, доктор технических наук, профессор.

1973 г. – выпускник Минского радиотехнического института.

С 1973 г. – работает в Белорусском государственном радиотехническом университете.

Этапы трудовой деятельности связаны с факультетом компьютерных систем и сетей. В 1980-1990 гг. являлся доцентом, в 1990-1994 гг. – профессором кафедры электронных вычислительных машин.

С 1994 по 2001 гг. – заведующий кафедрой программного обеспечения информационных технологий, с 2001 г. – профессор этой же кафедры.

1980 г. – присвоена учёная степень кандидата технических наук.

1982 г. – присвоено учёное звание доцента.

1990 г. – присвоена учёная степень доктора технических наук.

1992 г. – присвоено учёное звание профессора.

Начиная с 1986 г. Вячеслав Николаевич выполняет совместные работы по грантам крупнейших научно-исследовательских и учебных центров таких стран, как Великобритания, Германия, США, Нидерланды, Франция, Польша, участвует в работе международных конференций, приглашается для чтения лекций и семинаров в учебные и научно-исследовательские центры Европы и Америки.

Являлся членом организационных комитетов и международных симпозиумов по тестовому диагностированию вычислительных систем, рецензентом различных зарубежных научно-технических журналов. Более 15 лет является председателем специализированного совета по защите кандидатских и докторских диссертаций при Белорусском государственном университете информатики и радиоэлектроники, а также входит в состав

редакционных советов отечественных и зарубежных периодических научных изданий и журналов.

Научные интересы связаны с: тестированием и диагностированием средств вычислительных систем; проектированием самотестируемых встроенных систем и систем на кристалле; синтезом контролепригодных вычислительных систем с низким энергопотреблением; системами защиты авторского права для программного обеспечения и аппаратных средств вычислительных систем; физической криптографией, стеганографией и современной обфускацией.

Автор 16 монографий, и одного учебного пособия, им получено 72 авторских свидетельства на изобретения, опубликовано более 400 научных работ.

Под его научным руководством защищены 3 докторские диссертации и более 20 кандидатских диссертаций.

Хронологический список публикаций

1979

Ярмолик, В. Н. Исследование и разработка цифровых специализированных вычислительных устройств для проведения виброиспытаний изделий сложной техники: автореф. дис...канд. техн. наук / В. Н. Ярмолик. – Минск : МРТИ, 1979. – 16, [1] с.

Ярмолик, В. Н. Один метод восстановления дискретного случайного процесса в непрерывный / В. Н. Ярмолик, А. Е. Леусенко // Известия вузов. Приборостроение. – 1979. – Т. 22, № 7. – С. 3–7.

Ярмолик, В. Н. Цифровой метод генерирования полосовых случайных процессов из сглаженных m -последовательностей / В. Н. Ярмолик // Автоматика и вычислительная техника. – 1979. – Вып. 9. – С. 158–163.

1985

Ярмолик, В. Н. Экономический генератор тестовых последовательностей для контроля узлов ЭВМ / В. Н. Ярмолик, И. П. Кобяк // Автоматика и вычислительная техника. – 1985. – Вып. 14. – С. 86–90.

1986

Бекетов, С. В. Аналоговые и гибридные вычислительные машины: метод. пособие / С. В. Бекетов, М. В. Качинский, В. Н. Ярмолик. – Минск : [б.и.], 1986. – 29, [1] с.

Ярмолик, В. Н. Генерирование и применение псевдослучайных сигналов в системах испытаний и контроля / В. Н. Ярмолик, С. Н. Демиденко. – Минск : Наука и техника, 1986. – 198, [2] с.

1988

Ярмолик, В. Н. Контроль и диагностика цифровых узлов ЭВМ / В. Н. Ярмолик. – Минск : Наука и техника, 1988. – 239, [1] с.

1990

Скляр, В. А. Автоматизация проектирования ЭВМ: учебное пособие для студентов вузов, обучающихся по специальности 22.01. "Вычислительные машины, комплексы и сети" / В. А. Скляр, С. В. Новиков, В. Н. Ярмолик. – Минск : Вышэйшая школа, 1990. – 355, [1] с.

Ярмолик, В. Н. Комплекс программ для анализа сигнатурной тестируемости цифровых схем / В. Н. Ярмолик, Н. Н. Хаткевич // Автоматика и вычислительная техника. – 1990. – Вып. 19. – С. 87–91.

Ярмолик, В. Н. Методы и средства автоматизированного псевдослучайного диагностирования элементов и устройств ЭВМ: автореф. дис... д-ра техн. наук / В. Н. Ярмолик. – Минск : Акад. наук БелССР, Ин-т техн. кибернетики, 1990. – 32 с.

1997

Ярмолик, В. Н. Iddg тестирование интеграционных структур, реализованных на КМОП-логике / В. Н. Ярмолик, А. И. Янушкевич, М. Г. Карповский // Микроэлектроника. – 1997. – Т. 26, №2. – С. 151–154.

Ярмолик, В. Н. Анализ и проектирование цепи сканирования для встроенного самотестирования СБИС / В. Н. Ярмолик, И. А. Мурашко, А. М. Шмидман // Микроэлектроника. – 1997. – Т. 26, № 5. – С. 350–355.

Ярмолик, В. Н. Исследование и развитие методов построения "ремонтируемого" ОЗУ / В. Н. Ярмолик, Ю. В. Климец, Э. ван де Гор // Микроэлектроника. – 1997. – Т. 26, № 4. – С. 266–269.

1998

Мурашко, И. А. Новый подход к проектированию цепи сканирования для встроенного самотестирования СБИС / И. А. Мурашко, А. М. Шмидман, В. Н. Ярмолик // Автоматика и телемеханика. – 1998. – № 7. – С. 157–166.

Ярмолик, В. Н. Неразрушающее тестирование слово-ориентированной памяти с применением контроля на четность / В. Н. Ярмолик, А. А. Иванюк, А. И. Янушкевич // Микроэлектроника. – 1998. – Т. 27, № 3. – С. 194–197.

1999

Иванюк, А. А. Технология IDDG тестирования одномерных итерационных логических структур / А. А. Иванюк, А. И. Янушкевич, В. Н. Ярмолик // Автоматика и телемеханика. – 1999. – № 1. – С. 148–158.

2001

Боровиков, М. Г. Оптимизация выходного сумматора генератора псевдослучайных тестовых наборов для снижения энергопотребления / М. Г. Боровиков, В. Н. Ярмолик // Известия Белорусской инженерной академии. – 2001. – №1 (11)/3. – С. 249–251.

Проектирование самотестируемых СБИС: научная монография: в 2 т. Т. 1 / В. Н. Ярмолик, [и др.]. – Минск : БГУИР, 2001. – 158 с.

Проектирование самотестируемых СБИС: научная монография: в 2 т. Т. 2 / В. Н. Ярмолик, [и др.]. – Минск : БГУИР, 2001. – 162 с.

2003

Занкович, А. П. Неразрушающее тестирование ОЗУ на основе анализа симметрии выходных данных / А. П. Занкович, В. Н. Ярмолик // Автоматика и телемеханика. – 2003. – № 9. – С. 141–154.

2004

Мурашко, И. А. Методика снижения энергопотребления генератора псевдослучайных тестовых наборов для встроенного самотестирования / И. А. Мурашко, В. Н. Ярмолик // Автоматика и телемеханика. – 2004. – № 8. – С. 102–110.

Мурашко, И. А. Методы минимизации энергопотребления при самотестировании цифровых устройств / И. А. Мурашко, В. Н. Ярмолик. – Минск : Бестпринт, 2004. – 187 с.

Петрик, С. Ю. Использование обфускации для защиты интеллектуальной собственности / С. Ю. Петрик, В. Н. Ярмолик // Известия Белорусской инженерной академии. – 2004. – №1 (17)/2. – С. 168–171.

Ярмолик, В. Н. Методы и средства встроенного самотестирования с пониженным энергопотреблением / В. Н. Ярмолик, И. А. Мурашко // Доклады БГУИР. – 2004. – № 1 (5). – С. 102–114. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/30653>

Ярмолик, В. Н. Современные методы и средства защиты авторских прав разработчиков программного обеспечения / В. Н. Ярмолик, С. С. Портянко // Доклады БГУИР. – 2004. – № 1 (5). – С. 126–135. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/30654>

Ярмолик, С. В. Стенографические методы защиты информации / С. В. Ярмолик, В. Н. Ярмолик // Известия Белорусской инженерной академии. – 2004. – № 1 (17)/1. – С. 149–152.

2005

Занкович, А. П. Симметричное неразрушающее тестирование ОЗУ / А. П. Занкович, В. Н. Ярмолик // Доклады БГУИР. – 2005. – № 3 (11). – С. 65–70. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/30941>

Неразрушающее тестирование запоминающих устройств: монография / В. Н. Ярмолик, [и др.]. – Минск : Бестпринт, 2005. – 229 с.

Петрик, С. Ю. Запутывающее кодирование методом изменения потока выполнения программ / С. Ю. Петрик, В. Н. Ярмолик // Известия Белорусской инженерной академии. – 2005. – № 2 (20)/1. – С. 24–26.

Портянко, С. С. Статистический подход для внедрения водяных знаков в исполняемый код / С. С. Портянко, В. Н. Ярмолик // Доклады БГУИР. – 2005. – № 1 (9). – С. 98–103. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/30848>

Ярмолик, В. Н. Обзор методов неразрушающего тестирования ОЗУ / В. Н. Ярмолик, А. П. Занкович // Доклады БГУИР. – 2005. – № 4 (12). – С. 62–72. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/30980>

Ярмолик, С. Н. Эффективность многократного применение маршевых тестов для выявления кодочувствительных неисправностей / С. Н. Ярмолик, В. Н. Ярмолик // Известия Белорусской инженерной академии. – 2005. – № 1 (19)/1. – С. 79–82.

2006

Иванюк, А. А. Проектирование контролепригодных цифровых устройств: монография / А. А. Иванюк, В. Н. Ярмолик. – Минск : Бестпринт, 2006. – 295 с.

Мурашко, И. А. Новый подход к проектированию средств встроенного самотестирования с пониженным потреблением энергии / И. А. Мурашко, В. Н. Ярмолик // Информатизация образования. – 2006. – № 1. – С. 26–43.

Рогожный, А. А. Использование мер сложности графических образов при внедрении водяных знаков в логотипы программных средств / А. А. Рогожный, В. Н. Ярмолик // Доклады БГУИР. – 2006. – № 2 (14). – С. 134 – 141. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/31043>

Ярмолик, С. В. Обнаружение кодочувствительных неисправностей запоминающих устройств с многократным использованием маршевых тестов / С. В. Ярмолик, В. Н. Ярмолик // Информатика. – 2006. – № 1 (9). – С. 104–113.

2007

Иванюк, А. А. Использование адаптивного сигнатурного анализа для обнаружения многократных ошибок ОЗУ / А. А. Иванюк, С. Б. Мусин, В. Н. Ярмолик // Микроэлектроника. – 2007. – Т. 36, № 4. – С. 311–318.

Ярмолик, В. Н. Криптография, стеганография и охрана авторского права: монография / В. Н. Ярмолик, С. С. Портянко, С. В. Ярмолик. – Минск : Издательский центр Белорусского государственного университета, 2007. – 240 с.

Ярмолик, В. Н. Многократные неразрушающие маршевые тесты с изменяемыми адресными последовательностями / В. Н. Ярмолик, С. В. Ярмолик // Автоматика и телемеханика. – 2007. – № 4. – С. 126–137.

Ярмолик, В. Н. Элементы теории информации : практикум для студентов специальности «Программное обеспечение информ. технологий» днев. и дистанц. форм обучения / В. Н. Ярмолик, А. П. Занкович, С. С. Портянко. – Минск : БГУИР, 2007. – 39 с. : ил. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/804>

2008

Ярмолик, С. В. Анализ количественных характеристик различия при тестировании ОЗУ / С. В. Ярмолик, А. Н. Курбацкий, В. Н. Ярмолик // Информатика. – 2008. – № 3. – С. 90–97.

2010

Шевченко, А. В. Методы и средства оценки качества образовательных услуг в высших учебных заведениях / А. В. Шевченко, В. Н. Ярмолик // Информатизация образования. – 2010. – № 3. – С. 28–47.

Ярмолик, В. Н. Контроль и диагностика средств вычислительной техники : метод. пособие по выполнению лаборатор. работ для студентов специальности 1-40 02 01 «Вычисл. машины, системы и сети» днев. формы обучения / В. Н. Ярмолик, И. А. Мурашко, С. В. Ярмолик. – Минск : БГУИР, 2010. – 48 с. : ил. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/803>

2011

Бугро, Н. С. Доверенная цифровая подпись / Н. С. Бугро, В. Н. Ярмолик // Материалы 47-ой науч. конф. аспирантов, магистрантов и студентов

учреждения образования БГУИР, Минск, 25-29 апреля 2011 г. – Минск : БГУИР, 2011. – С. 78–79.

Разработать теорию, методы и алгоритмы проектирования встроенных средств самотестирования ОЗУ с низким энергопотреблением : отчет о НИР (заключ.) / рук. В. Н. Ярмолик ; исполн. А. А. Иванюк. – Минск : БГУИР, 2011. – 116 с. – № ГР 20064619. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/27498>

Ярмолик, С. В. Криптография и охрана коммерческой информации : метод. пособие по выполнению лаб. работ для студ. спец. 1-40 01 02-02 «Информационные системы и технологии в экономике» и 1-26 02 03 «Маркетинг» днев. и заоч. форм обуч. / С. В. Ярмолик, В. Н. Ярмолик. – Минск : БГУИР, 2011. – 32 с. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/27172>

Ярмолик, С. В. Управляемое случайное тестирование / С. В. Ярмолик, В. Н. Ярмолик // Информатика. – 2011. – № 1 (29). – С. 79–87.

Ярмолик, В. Н. Физически неклонированные функции / В. Н. Ярмолик, Ю. Г. Вашинко // Информатика. – 2011. – № 2 (30). – С. 92–102.

2012

Разработка фундаментальных основ решения интеллектуальных задач на высокопроизводительных вычислительных системах (заключ.) : отчет о НИР / рук. А. А. Иванюк ; исполн. В. В. Голенков. – Минск, 2012. – 64 с. – № ГР 20102925. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/8353>

2013

Бугро, Н. С. Классификация методов оценки качества образовательных услуг / Н. С. Бугро, В. Н. Ярмолик // Доклады БГУИР. – 2013. – № 5 (75). – С. 34–42. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/1545>

Разработать методы и алгоритмы неразрушающего тестирования и контроля встроенных запоминающих устройств цифровых измерительно-управляющих систем (заключ.) : отчет о НИР / рук. А. А. Иванюк ; исполн. А. В. Степанов. – Минск : БГУИР, 2013. – 95 с. – № ГР 20120385. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/7748>

2014

Бартошик, М. А. Защита исходного кода веб-приложений методом лексической обфускации JavaScript-кода / М. А. Бартошик, В. Н. Ярмолик // Международная научно-техническая конференция, приуроченная к 50-летию МРТИ-БГУИР, Минск, 18-19 марта 2014 г. : мат. конф. : в 2 ч. Ч. 1. – Минск : БГУИР, 2014. – С. 466–467. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/1074>

Ярмолик, В. Н. Адресные последовательности для многократного тестирования ОЗУ / В. Н. Ярмолик, С. В. Ярмолик // Информатика. – 2014. – № 2 (42). – С. 124–136.

Ярмолик, В. Н. Тестовое диагностирование аппаратного и программного обеспечения вычислительных систем / В. Н. Ярмолик, А. А. Иванюк // Доклады БГУИР. – 2014. – № 2 (80). – С. 127–142.

2015

Mrozek, I. Kontrolowane generowanie optymalnych testow losowych / I. Mrozek, V. N. Yarmolik // Elektronika. – 2015. – № 8. – Р. 64–66. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/10486>

Ярмолик, В. Н. Многократные управляемые вероятностные тесты / В. Н. Ярмолик, В. А. Леванцевич, И. Мрозек // Информатика. – 2015. – № 2 (46). – С. 63–76. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/10490>

2017

Ярмолик, В. Н. Псевдоисчерпывающее тестирование ОЗУ / В. Н. Ярмолик, И. Мрозек, В. А. Леванцевич // Информатика. – 2017. – № 2 (54). – С. 58–69. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/28950>

2018

Ярмолик, В. Н. Псевдоисчерпывающие тестирование запоминающих устройств на базе многократных маршевых тестов / В. Н. Ярмолик, И. Мрозек, В. А. Леванцевич // Информатика. – 2018. – Т. 15, № 1. – С. 110–121. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/33247>

2019

Леванцевич, В. А. Многократное управляемое вероятностное тестирование / В. А. Леванцевич, В. Н. Ярмолик // Доклады БГУИР. – 2019. – № 3 (121). – С. 65–69. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/34974>

Ярмолик, В. Н. Контроль и диагностика вычислительных систем : монография / В. Н. Ярмолик. – Минск : Бестпринт, 2019. – 387 с. : ил. 75. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/36869>

2020

Ярмолик, В. Н. Псевдоисчерпывающее тестирование запоминающих устройств на базе маршевых тестов типа March A / В. Н. Ярмолик, И. Мрозек, С. В. Ярмолик // Информатика. – 2020. – № 2 (17). – С. 54–70. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/41195>

Ярмолик, В. Н. Тестирование вычислительных систем : монография / В. Н. Ярмолик. – Бо-Бассен : LAP LAMBERT Academic Publishing, 2020. – 397 с. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/41196>

Ярмолик, В. Н. Формирование адресных последовательностей с заданной переключающей активностью / В. Н. Ярмолик, Н. А. Шевченко // Информатика. – 2020. – №1 (17). – С. 47–62. – Режим доступа: <https://libeldoc.bsuir.by/handle/123456789/41193>