

Заметим, что элементарная конъюнкция $a^{\{1\}}b^{\{4,5,6,7\}}$ получается склеиванием соседних элементарных конъюнкций:

$$a^{\{1\}}b^{\{4\}} \vee a^{\{1\}}b^{\{5\}} \vee a^{\{1\}}b^{\{6\}} \vee a^{\{1\}}b^{\{7\}} = a^{\{1\}}b^{\{4,5,6,7\}}.$$

II. СХЕМНАЯ РЕАЛИЗАЦИЯ МИНИМИЗИРОВАННЫХ ДНФ КОНЕЧНЫХ ПРЕДИКАТОВ

Схемная реализация минимизированных ДНФ конечных предикатов на программируемой логической матрице (ПЛМ) с дешифраторами DC (с инверсными выходами) показана на рис. 1. ПЛМ содержит 12 промежуточных шин, на каждой из которых реализуется одна элементарная конъюнкция минимизированных ДНФ трех конечных предикатов. Подробное изложение перехода от ДНФ конечных предикатов к ПЛМ с многовходовыми дешифраторами рассмотрено в [2, с. 66]. Заметим, что минимизация частичных булевых функций в классе ДНФ дает 15 промежуточных шин «классической» ПЛМ с одновходовыми дешифраторами.

ЗАКЛЮЧЕНИЕ

Для раздельной минимизации ДНФ конечных предикатов разработана программа, реализующая метод, аналогичный методу Квайна [3] минимизации ДНФ частичных булевых функций. Проведение вычислений в этой программе

основывается на использовании секционированных булевых векторов и матриц.

Предлагаемый подход, использующий минимизацию конечных предикатов в классе ДНФ, наряду с методами логической оптимизации систем булевых функций может быть использован при минимизации функциональных описаний блоков комбинационной логики заказных цифровых СБИС. Разработанная программа минимизации конечных предикатов может использоваться не только при схемной реализации блоков комбинационной логики СБИС, но и в экспертных системах [4] при решении задач распознавания объектов в пространстве конечномерных признаков.

III. СПИСОК ЛИТЕРАТУРЫ

1. Червяков, Н. И. Модулярные параллельные вычислительные структуры нейропроцессорных систем / Н. И. Червяков, П. А. Сахнюк, А. В. Шапошников, С. А. Ряднов. – М.: Физматлит, 2003. – 288 с.
2. Бибило, П. Н. Синтез комбинационных ПЛМ-структур для СБИС / П. Н. Бибило. – Минск: Наука и техника. – 1992. – 232 с.
3. Закревский, А. Д. Логические основы проектирования дискретных устройств / А. Д. Закревский, Ю. В. Потосин, Л. Д. Черемисинова. – М.: Физматлит, 2007. – 592 с.
4. Закревский, А. Д. ЭКСИЛОР – экспертная система логического распознавания / А. Д. Закревский // Управляющие системы и машины. – 1992. – № 5/6. – С. 118–124.

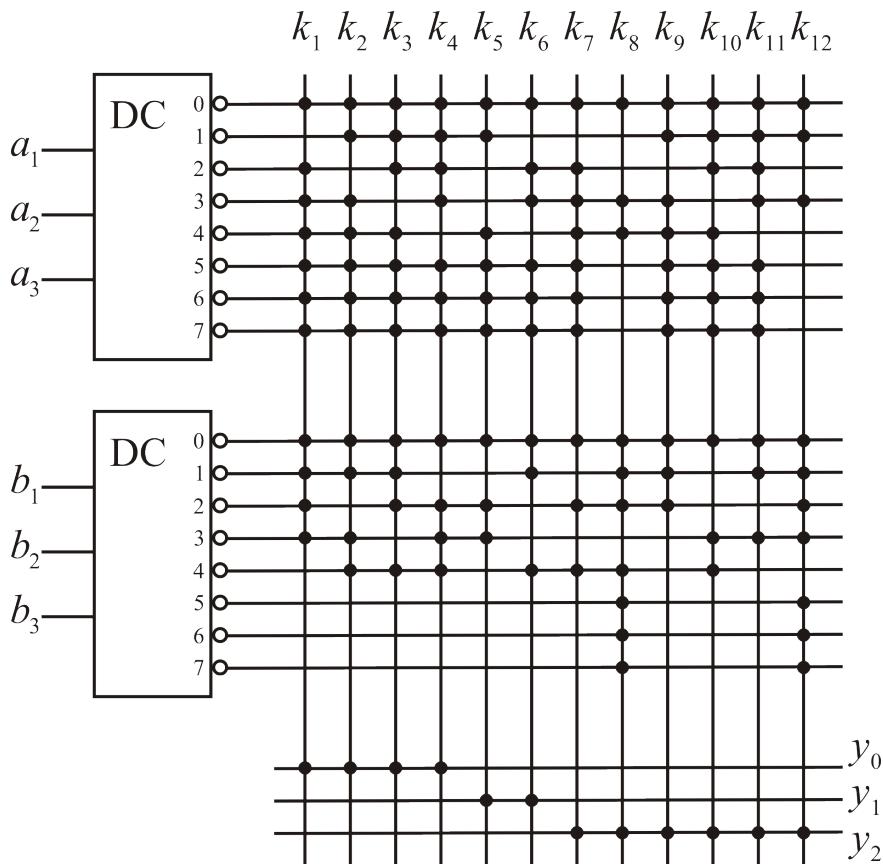


Рис. 1 – ПЛМ с дешифраторами – схемная реализация умножителя по модулю 5